



José Alberto Verdejo López es Ingeniero Informático por la Universidad Complutense de Madrid desde 1997 y Doctor en Informática por la misma universidad desde 2003 (tesis calificada con sobresaliente cum laude). Ha sido profesor ayudante de 1999 a 2000, profesor asociado de 2000 a 2006, y profesor titular de universidad desde 2006 (habiendo superado la habilitación para profesor titular en 2005).

Su investigación se ha centrado en el uso de la lógica de reescritura para la especificación, diseño y verificación de sistemas software, y en particular como un marco semántico ejecutable. También ha trabajado en el diseño e implementación de un lenguaje de estrategias para Maude, en la implementación de aplicaciones distribuidas y móviles en Maude, y en el desarrollo de un depurador declarativo para Maude. Tiene 2 sexenios de investigación reconocidos. Actualmente su investigación se centra en la aplicación de técnicas de model-checking a sistemas controlados por estrategias.

Su investigación se ha llevado a cabo dentro del grupo de investigación de la UCM Diseño y Análisis Formal de Sistemas de Software (Formal Analysis and Design of Software Systems, FADoS).

Ha participado en 15 proyectos de investigación competitivos. Ha codirigido una tesis doctoral, ha codirigido 3 trabajos de fin de máster y ha dirigido 6 trabajos de fin de grado/carrera. Ha impartido docencia en la Facultad de Informática de la UCM durante más de veinte años (teniendo reconocidos 4 quinquenios de docencia) en asignaturas relacionadas con programación, algoritmia y estructuras de datos, en diferentes titulaciones. Es coautor de 3 libros dedicados a la docencia de la informática. Ha participado en 7 proyectos de innovación educativa.